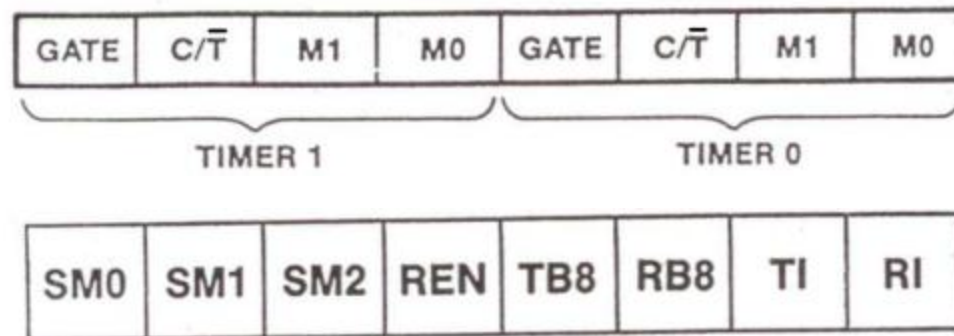


# NÁVRH SYSTÉMOV NA BÁZE x51 (OCMC)

1. NASTAVENIE PRENOSOVEJ  
RÝCHLOSTI SÉRIOVÉHO  
INTERFEJSU (KRYŠTÁL 12 MHz, 8  
BITOV, PRENOSOVÁ RÝCHLOSŤ  
4800 bps)



# **NÁVRH SYSTÉMOV NA BÁZE x51 (OCMC)**

- 1. 8x INDIKÁCIA LED**
- 2. 8 SPÍNAČOV LOG. 0 ACTIVE**
- 3. 8 SPÍNAČOV LOG. 1 ACTIVE**
- 4. 16 TLAČIDIEL V MATICI 4x4**
- 5. 7-SEGMENTOVÝ DISPLEJ**
- 6. 4-MIESTNY 7-SEG. DISPLEJ S  
DYNAMICKÝM RIADENÍM**

# **NÁVRH SYSTÉMOV NA BÁZE x51 (MP)**

## **7. SYSTÉM NA BÁZE 89S52 V ZAPOJENÍ „MIKROPROCESOR“**

- LOKÁLNÁ A SYSTÉMOVÁ  
ADRESOVÁ ZBERNICA**

# **NÁVRH SYSTÉMOV NA BÁZE x51 (MP)**

- **SYSTÉM NA BÁZE 89S52 MP (33MHz,  
64kB PP (1x 27512), 64kB PU (2x 62256),**
- **MAPOVACIA TABUĽKA**

# **NÁVRH SYSTÉMŮ NA BÁZE x51 (MP)**

- **SYSTÉM NA BÁZE 89S52 MP (33MHz,  
64kB PP (1x 27512), 64kB PU (2x 62256),  
DRUHÁ PAMÄŤ PU & PP**

# **NÁVRH SYSTÉMOV NA BÁZE x51 (MP)**

- **SYSTÉM NA BÁZE 89S52 MP (33MHz,  
32kB PP (1x 27256), 32kB PU (4x 6264))**
- **PU: OD 2000H, OD 6000H, OD 0A000H,  
OD 0E000H**
- **32-BITOVÝ VSTUPNÝ PORT SO  
ZACHYTENÍM 32-BITOVEJ  
HODNOTY SIGNÁLOM P1.0**

# **NÁVRH SYSTÉMOV NA BÁZE x51 (MP)**

- **ADRESY SUBPORTOV:  
0C000H, 0C001H, 0C002H, 0C003H**
- **32-BITOVÝ VÝSTUPNÝ PORT SO  
SÚČASNOU ZMENOU HODNOTY  
SIGNÁLOM P1.1**
- **ADRESY SUBPORTOV:  
0C004H, 0C005H, 0C006H, 0C007H**
- **ÚPLNY DEKÓDER**

# **NÁVRH SYSTÉMOV NA BÁZE x51 (MP)**

- **INT0# A INT1# OVLÁDANÉ  
TLAČIDLOM**
- **ROZHRANIE I2C**
- **ROZHRANIE RS232C**
- **ROZHRANIE USB**